Systèmes sur puce (SOC)

ECTS

Volume horaire
50.25h

Présentation

Description

Cet enseignement est organisé autour de la méthodologie de conception de systèmes matériels numériques. Dans une première partie, la conception, l'implémentation et l'optimisation des performances (fréquence, puissance consommée ...) de systèmes numériques complexes sur FPGA /ASIC est enseignée. Des notions de sécurité matérielle de systèmes numérique, typiquement les processeurs, pourrons aussi être présentés.

Ensuite, le cycle de vie de Systèmes on Chip (SoC) ou Systèmes on Programmable Chip (SoPC) (cahier de charges, spécifications, conception, réalisation) est abordé dans le cadre de développement conjoint matériel/logiciel, suivi de la présentation de techniques de co-design et de co-vérification matériel-logiciel. L'approche de conception de systèmes complexes analogiques et numériques à base de chiplets pourras aussi être présentée.

Une 3ème partie abordera les notions de l'IA embarquée en présentant les différents types de réseaux de neurones et leur implémentation matérielle sur FPGA.Une ouverture sera faite sur les nouveaux type de processeurs incluant de partie neuronales : neural engine, neural processor unit (NPU), tensor processeur unit (TPU).

Les travaux pratiques porterons sur la conception en VHDL et l'implémentation:
-d'un microprocesseur de type RISC sur FPGA
-d'un perceptron et d'un réseaux de neurones (MLP) sur FPGA

Objectifs

A la fin de ce module, l'étudiant devra avoir compris et pourra expliquer :
-la conception et l'optimisation des performances de systèmes numériques avancées (exemple : microprocesseurs)
-des notions de sécurité matérielle de systèmes numériques
-les techniques de l'IA embarquée matériellement
-le co-design - la conception conjointe matériel logiciel d'un système complexe en fonction de l'application choisie

L'étudiant devra être capable de :
- concevoir et implémenter de systèmes numériques avancés en utilisant le langage VHDL sur FPGA et optimiser leurs performances en puissance consommée et fréquence de fonctionnement en fonction des spécifications de l'application.
- concevoir et implémenter des réseaux de neurones sur FPGA

Pré-requis nécéssaires

Électronique numérique
Architecture matérielle de microprocesseurs
Ingénierie d'exigences

Informations non contractuelles

Évaluation

L'évaluation des acquis d'apprentissage est réalisée en continu tout le long du semestre. En fonction des enseignements, elle peut prendre différentes formes : examen écrit, oral, compte-rendu, rapport écrit, évaluation par les pairs...

Infos pratiques

Lieu(x)

Toulouse