

# Architecture logicielle et matérielle des systèmes informatiques



ECTS  
6 crédits



Volume horaire  
65h

## Présentation

### Objectifs

A la fin de ce module, l'étudiant devra avoir compris et pourra expliquer (principaux concepts) :

- Les différents types d'automates, la théorie des langages, parseurs, compilateurs ;
- Fonctionnement et développement d'un compilateur, gestion de la mémoire ;
- introduction à l'informatique quantique
- Spécification des architectures matérielles dans un langage haut niveau ;
- Prise en compte des contraintes matérielles spécifiques aux systèmes embarqués à ressources limitées (mémoire, énergie).
- conception des architectures logicielles et matérielles faible consommation pour le développement durable (technologies pour green computing, green software)

L'étudiant devra être capable de :

- Créer des parseurs et des compilateurs en prenant en compte l'environnement de développement de l'application (embarqué ou non).
- Comprendre et maîtriser les architectures des processeurs
- Sélectionner une architecture processeur adaptée à l'application logicielle et à l'environnement.
- Spécifier un système informatique matériel dans un langage concurrent (VHDL) et implémenter son système dans un FPGA

## Pré-requis nécessaires

Programmation en C, architecture matérielle

## Infos pratiques

### Lieu(x)

Toulouse