Architecture matérielle

ECTS

Volume horaire
17.25h

Présentation

Description

- Description et programmation en langage d'assemblage Arm et x86
- Description et utilisation d'une chaîne de compilation du langage C standardisée via des scripts, ainsi que l'utilisation des outils de débogages associés.
- Description et analyse des principaux aspects des couches basses du logiciel (appels de fonctions, stockage des données, aspects de sécurité associés) au niveau C et langage d'assemblage.
- Description et optimisation de l'utilisation des ressources matérielles et en particulier mémoire.
- Description et analyse de vulnérabilités matérielles.

Objectifs

A la fin de ce module, l'étudiant sera en mesure de programmer en langage d'assemblage, d'identifier et corriger des problèmes logiciels (sous-utilisation des ressources, bogues) en langage C et assembleur, et identifier des potentielles vulnérabilités matérielles.

Pré-requis nécéssaires

- Connaissance en architecture des ordinateurs et de la description fonctionnelle interne de celui-ci (processeur, mémoire, caches).
- Langage C.

Évaluation

L'évaluation des acquis d'apprentissage est réalisée en continu tout le long du semestre. En fonction des enseignements, elle peut prendre différentes formes : examen écrit, oral, compte-rendu, rapport écrit, évaluation par les pairs...

Infos pratiques

Lieu(x)

Toulouse

Informations non contractuelles