

Hardware architecture

Introducing

Description

- Functional description of the processor, its memory and caches, and associated technologies.
- Hardware-level functional description of paging and memory virtualization.

Objectives

At the end of this module, students will be able to describe how a computer works, based on its internal structural elements, and define the actions required at hardware level to perform a given task.

Necessary prerequisites

Basic notions of algorithmics and logic.

Évaluation

L'évaluation des acquis d'apprentissage est réalisée en continu tout le long du semestre. En fonction des enseignements, elle peut prendre différentes formes : examen écrit, oral, compte-rendu, rapport écrit, évaluation par les pairs...

Practical info

Location(s)

 Toulouse